

Plano e Relatório Semestral de Atividades Docentes: 2015/2

Dados Cadastrais	
Campus:	Florianópolis
Departamento:	Departamento Acadêmico de Eletrônica
Nome:	Marco Valério Miorim Villaça
Regime de trabalho:	40 horas DE
Efetivo:	Sim
Afastamento:	Não
Área principal de atuação:	ELETRÔNICA
Titulação:	Doutor

RESUMO - CH TOTAL: 40			
Atividade	CH	Atividade	CH
1. Atividades de Ensino	29	4. Gestão e Representação	7
2. Atividades de Pesquisa	4	5. Atividades de Capacitação	0
3. Atividades de Extensão	0		

1. Atividades de ensino

1.1 Aulas

Tipo de oferta	Bolsa?	Tipo de curso	Curso	Componente curricular	Nova?	Nº aulas	Duração (min)	CH
Periódica	Não	Técnico	Curso Técnico de Eletrônica	Introdução a Programação em Linguagem C	Não	80	55	4
Periódica	Não	Graduação	Curso Superior de Tecnologia em Sistemas Eletrônicos	Circuitos Elétricos III	Não	80	55	4
Periódica	Não	Graduação	Curso de Engenharia Eletrônica	Programação de Computadores I	Não	60	55	3
Periódica	Não	Graduação	Curso de Engenharia Eletrônica	Computação Científica	Sim	60	55	3

Subtotal: 14.00

1.2 Atividades de organização de ensino

Atividade	CH
Atividades de organização de ensino	11

Subtotal: 11.00

1.3 Atividades apoio ao ensino

Tipo	Estudantes envolvidos	CH
Atendimento extra-classe a discentes		2
Reuniões pedagógicas (área, curso, departamento)		2

Subtotal: 4.00

2. Atividades de Pesquisa

Atividade	Título da pesquisa	Aluno(s)	Doc. aprovação	CH
-----------	--------------------	----------	----------------	----

Participação em projetos de pesquisa internos ou externos aprovados na instituição de acordo com resolução específica vigente	Des. de Cabeçote de Corte com Tecnologia de Foco Automático em Alta Velocidade para Máq. de Corte a	Bruno Machado Pacheco, Guilherme Garcia	Projeto aprovado na chamada MEC/SETEC/CNPq N° 94/2013, termo de aceitação nº 0063288874655932	4
---	---	---	---	---

Subtotal: 4.00

3. Atividades de Extensão (não informado)

4. Atividades de Gestão e Representação

4.1 Gestão (não informado)

4.2 Designação

Portaria	Designação	CH
211/2015 DG-CF-IFSC	Chefe do Laboratório de Sistemas Informatizados	2

Subtotal: 2.00

4.3 Representação

Tipo	Portaria	Representação	CH
Núcleo Docente Estruturante de Curso	208/2015 DG-CF-IFSC	Núcleo Docente Estruturante do Curso Superior de Tecnologia em Sistemas Eletrônicos	0.5
Núcleo Docente Estruturante de Curso	87/2015 DG-CF-IFSC	Núcleo Docente Estruturante do Curso de Engenharia Eletrônica	0.5
Grupos de trabalho, comitês e comissões internas ou externas, inclusive científicas	207/2015 DG-CF-IFSC	Comissão de Reestruturação do Projeto Pedagógico do Curso Superior de Tecnologia em Sistemas Eletrôn	3
Colegiado Acadêmico de Curso	A empossar	Curso de Engenharia Eletrônica	1

Subtotal: 5.00

5. Capacitação (não informado)

Informações sobre avaliação do planejamento

Aprovado pela chefia em 26/10/2015 10:58:27

Avaliador: muriel

Informações sobre preenchimento do plano

Preenchimento inicial	Última alteração
06/08/2015 10:27:26	13/10/2015 17:51:46